<u>ARM</u>

Vhodno / izhodne naprave

DBGU – Debug Unit

Delo na FRI-SMS razvojnem sistemu

Priključitev :

• USB priklop na daljši stranici, sveti zelena LED dioda

Poseben projekt za FRI-SMS (e-učilnica) :

- <u>dodatne nastavitve</u> (informativno) :
 - frekvenca urinega signala (višja poveča porabo!)
 - vklop predpomnilnikov
 - inicializacija sklada oz. SP kazalca na sklad
- dodajanje vsebine (start.s):
 - podatki/operandi:
 - dodamo v /*constants*/ ,končamo z .align
 - <u>program</u> :
 - dodamo v /* enter your code here */
 - na koncu programa je mrtva zanka
 - podprograme dodamo za mrtvo zanko



<u>DBGU – Debug Unit</u>



<u>DBGU ('debug unit' – razhroščevalna enota)</u>

- Enota za dostop do vseh razhroščevalnih zmožnosti mikrokrmilnika
- V enoto je integriran UART (Universal Asynchronous Receiver Transmitter) z dvema priključkoma (sprejem – RX, oddaja – TX) in naslednjimi zmožnostmi:
 - dolžina znakov samo 8 bitov + bit parnosti
 - neodvisno delovanje sprejemnika in oddajnika
 - generator hitrosti prenosa (baud rate generator) je skupni za oddajnik in sprejemnik
 - hitrost prenosa nastavljiva med MCK/(16*65536) in MCK/16





NORMAL MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Potrebni koraki za nastavitev in delovanje UART (komunikacija z drugo napravo):

Nastavitev DBGU (UART) - potrebni koraki (dostopi 32 bitni): :

- 1. Nastavi način delovanja (normal mode) in parnost z vpisom v DBGU_MR
- Nastavi hitrost prenosa z vpisom v DBGU_BRGR vrednost, ki jo vpišemo izračunamo po formuli : MCK/(16*BAUD_RATE)
- 3. Omogoči oddajnik in sprejemnik z vpisom 1 v bita TXEN in RXEN v DBGU_CR

Delovanje (dostopi 32 bitni):

Oddaja znaka preko UART:

- preverimo, ali je oddajnik pripravljen na oddajo (bit TXRDY v DBGU_SR postavljen na 1)
- vpišemo znak, ki ga želimo poslati, vpišemo v spodnjih 8 bitov DBGU_THR

Sprejem znaka preko UART:

- ob sprejemu znaka se na 1 postavi bit RXRDY v DBGU_SR
 - znak preberemo v spodnjih 8 bitih DBGU_RHR
 - branje DBGU_RHR zbriše zastavico RXRDY v DBGU_SR !!!

NORMAL MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Potrebni koraki za nastavitev UART (komunikacija z drugo napravo):

1. Nastavi način delovanja (normal mode) in parnost z vpisom v DBGU_MR



2. Nastavi hitrost prenosa z vpisom v DBGU_BRGR, vrednost, ki jo vpišemo izračunamo po formuli :

MCK/(16*BAUD_RATE) Primer: 48

*Primer: 48M/(16*19200)=156.25≈156*

3. Omogoči oddajnik in sprejemnik z vpisom 1 v bita TXEN in RXEN v DBGU_CR



- RXEN: Receiver Enable
- 0 = No effect.
- 1 = The receiver is enabled if RXDIS is 0.
- TXEN: Transmitter Enable
- 0 = No effect.
- 1 = The transmitter is enabled if TXDIS is 0.

6 - <##>

LOCAL LOOPBACK MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Potrebni koraki za nastavitev in delovanje UART (testiranje brez povezave):

Nastavitev in Delovanje sta enaki kot pri priključeni napravi.

Edina sprememba je pri vklopu "Local Loopback" testnega načina :

1. Nastavi način delovanja (Local Loopback mode) in vse ostalo enako kot pri priključeni napravi

28.4.5 Test Modes

ብጡ

The Debug Unit supports three tests modes. These modes of operation are programmed by using the field CHMODE (Channel Mode) in the mode register DBGU_MR.

The Automatic Echo mode allows bit-by-bit retransmission. When a bit is received on the DRXD line, it is sent to the DTXD line. The transmitter operates normally, but has no effect on the DTXD line.

The Local Loopback mode allows the transmitted characters to be received. DTXD and DRXD pins are not used and the output of the transmitter is internally connected to the input of the receiver. The DRXD pin level has no effect and the DTXD line is held high, as in idle state.

The Remote Loopback mode directly connects the DRXD pin to the DTXD line. The transmitter and the receiver are disabled and have no effect. This mode allows a bit-by-bit retransmission.



LOCAL LOOPBACK MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Potrebni koraki za nastavitev UART (testiranje brez povezave):

1. Nastavi način delovanja (loopback mode) in parnost z vpisom v DBGU_MR



2. Nastavi hitrost prenosa z vpisom v DBGU_BRGR, vrednost, ki jo vpišemo izračunamo po formuli :

MCK/(16*BAUD_RATE)

Primer: 48M/(16*19200)=156.25≈156

3. Omogoči oddajnik in sprejemnik z vpisom 1 v bita TXEN in RXEN v DBGU_CR



- RXEN: Receiver Enable
- 0 = No effect.
- 1 = The receiver is enabled if RXDIS is 0.
- TXEN: Transmitter Enable
- 0 = No effect.
- 1 = The transmitter is enabled if TXDIS is 0.

8 - <##>

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Oddaja znaka preko UART:

- preverimo, ali je oddajnik pripravljen na oddajo (bit TXRDY v DBGU_SR postavljen na 1)



RXRDY: Receiver Ready

- 0 = No character has been received since the last read of the DBGU_RHR or the receiver is disabled.
- 1 = At least one complete character has been received, transferred to DBGU_RHR and not yet read.

• TXRDY: Transmitter Ready

- 0 = A character has been written to DBGU_THR and not yet transferred to the Shift Register, or the transmitter is disabled.
- 1 = There is no character written to DBGU_THR not yet transferred to the Shift Register.

vpišemo znak, ki ga želimo poslati,
 vpišemo v spodnjih 8 bitov DBGU_THR

Primer čakanja na zastavico na b₂

ldr r1, =BAZNI_NASLOV_IO_NAPRAVE CAKAJ: ldr r2, [r1, #ODMIK_REGISTRA] tst r2, #Ob0100 @ b2=1 ? beg CAKAJ @ ne, cakaj

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Sprejem znaka preko UART:

ob sprejemu znaka se na 1 postavi bit RXRDY v DBGU_SR

28.5.6Debug Unit Status RegisterName:DBGU_SRAccess Type:Read-only							
31	30	29	28	27	26	25	24
COMMRX	COMMTX	-	-	_	_	ł	_
23	22	21	20	19	18	17	16
-	-	-	-	-	-	-	-
15	14	13	12	11	10	9	8
-	-	Ι	RXBUFF	TXBUFE	-	TXEMPTY	-
7	6	5	4	3	2	1	
PARE	FRAME	OVRE	ENDTX	ENDRX	-	TXRDY	RXRDY

Pozor: Če je register **DBGU RHR** v izpisu (Watch ali SFR okno), se lahko zastavica RXRDY briše (zaradi branja)!

RXRDY: Receiver Ready

0 = No character has been received since the last read of the DBGU_RHR or the receiver is disabled.

1 = At least one complete character has been received, transferred to DBGU_RHR and not yet read.

TXRDY: Transmitter Ready

0 = A character has been written to DBGU_THR and not yet transferred to the Shift Register, or the transmitter is disabled.

1 = There is no character written to DBGU_THR not yet transferred to the Shift Register.

znak preberemo v spodnjih 8 bitih DBGU_RHR

Primer čakanja na zastavico na b₂

ldr r1, =BAZNI NASLOV IO NAPRAVE CAKAJ: ldr r2, [r1, #ODMIK REGISTRA] tst r2, #0b0100 b2=1 ? beq CAKAJ

OR – Organizacija računalnikov

@ ne, cakaj

NORMAL MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Sprejem in oddaja ("echo") znakov preko UART ("echo" način):

- ob sprejemu znaka se na 1 postavi bit RXRDY v DBGU_SR
- znak preberemo v spodnjih 8 bitih DBGU_RHR (ob branju se RXRDY zbriše)
- znak, ki ga želimo poslati, vpišemo v spodnjih 8 bitov DBGU_THR in sicer takrat, ko je oddajnik pripravljen na oddajo (bit TXRDY v DBGU_SR postavljen na 1)

Naslovi registrov (dostopi 32 bitni):

```
.equ DBGU_BASE, 0xFFFFF200
.equ DBGU_CR, 0x00
.equ DBGU_MR, 0x04
.equ DBGU_IER, 0x08
.equ DBGU_IDR, 0x0C
.equ DBGU_IMR, 0x10
.equ DBGU_SR, 0x14
.equ DBGU_RHR, 0x18
.equ DBGU_THR, 0x1C
.equ DBGU_BRGR, 0x20
```

- /* Debug Unit Base Address */
- /* DBGU Control Register */
- /* DBGU Mode Register*/
- /* DBGU Interrupt Enable Register*/
- /* DBGU Interrupt Disable Register */
- /* DBGU Interrupt Mask Register */
- /* DBGU Status Register */
- /* DBGU Receive Holding Register */
- /* DBGU Transmit Holding Register */
- /* DBGU Baud Rate Generator Register */

LOCAL LOOPBACK MODE

<u>DBGU ('debug unit' – razhroščevalna enota)</u>

Oddaja in sprejem znakov preko lokalne zanke ("Local Loopback" način):

- znak, ki ga želimo poslati, vpišemo v spodnjih 8 bitov DBGU_THR in sicer takrat, ko je oddajnik pripravljen na oddajo (bit TXRDY v DBGU_SR postavljen na 1)

- ob sprejemu znaka se na 1 postavi bit RXRDY v DBGU_SR in znak preberemo v spodnjih 8 bitih DBGU_RHR (ob branju se RXRDY zbriše)

Naslovi registrov (dostopi 32 bitni):

.equ DBGU_BASE, 0xFFFFF200 .equ DBGU_CR, 0x00 .equ DBGU_MR, 0x04 .equ DBGU_IER, 0x08 .equ DBGU_IDR, 0x0C .equ DBGU_IMR, 0x10 .equ DBGU_SR, 0x14 .equ DBGU_RHR, 0x18 .equ DBGU_THR, 0x1C .equ DBGU_BRGR, 0x20

- /* Debug Unit Base Address */
- /* DBGU Control Register */
- /* DBGU Mode Register*/
- /* DBGU Interrupt Enable Register*/
- /* DBGU Interrupt Disable Register */
- /* DBGU Interrupt Mask Register */
- /* DBGU Status Register */
- /* DBGU Receive Holding Register */
- /* DBGU Transmit Holding Register */
- /* DBGU Baud Rate Generator Register */



OR – Organizacija računalnikov

13 - <##>



Električni del standarda (iz predmeta VIN – Vh.izh. naprave):



• Napetostna in logična nivoja

Šumna imuniteta je 2 V (5V - 3V = 2V)

Podatkovna signala RxDin TxD: Logična 1: neg. napetostni nivo Logična 0: poz. napetostni nivo

Kontrolni signali Signal aktiven: poz. napetostni nivo Signal neaktiven: neg. napetostni nivo

Zaslon osciloskopa – meritev DTXD (TTL)



- 'a':
 ascii koda : 97=0b01100001
- DTXD :
 - Start bit
 - 10000110 b₀ b₇
 - Stop bit

Meritev periode signala (1 baud):

• 52µs ≈ 19200 baud

Zaslon osciloskopa – meritev RS232



- 'a':
 ascii koda : 97=0b01100001
- [RT]XD :
 - Start bit
 - 10000110
 b₀ b₇
 - Stop bit

Meritev periode signala (1 baud):

52µs ≈ 19200 baud

Zaslon osciloskopa – RS232 TXD in RXD

"echo" aplikacija na strani FRI-SMS



'a' :

- ascii koda : 97=0b01100001
- [RT]XD :
 - Start bit
 - 10000110
 b₀ b₇
 - Stop bit