



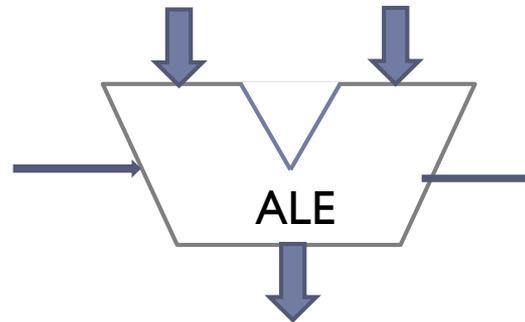
# Digitalna vezja UL, FRI



Domaća naloga – ALE

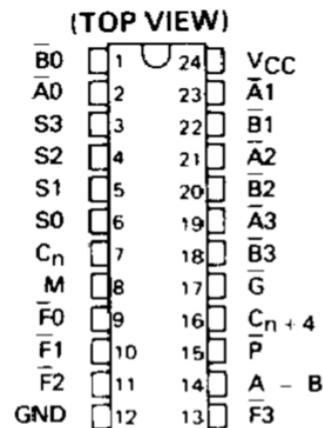
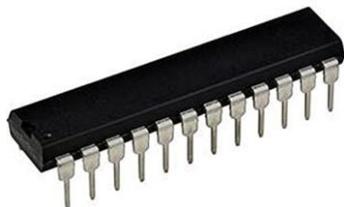
# Uvod

- ❑ Aritmetično logična enota (ALE) – integrirano vezje, ki omogoča izvajanje aritmetičnih in logičnih operacij v centralni procesni enoti (CPE) računalnika oz. krajše v mikroprocesorju.

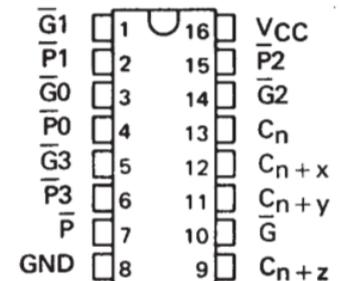


- ❑ Primer: 4-bitna ALE (TTL čip 74181), <https://everything.explained.today/74181/>
- ❑ Če želimo realizirati 16-bitni ALE, potrebujemo vnaprejšnji izračun prenosa pri povezavi štirih 4-bitnih ALE (TTL čip 74182), <https://www.ti.com/lit/ds/symlink/sn54s182.pdf>

74181



74182





7. Realizirajte vezje v glavnem oknu za testiranje ALE tako, da imate:
- na vhodu krmilne signale  $S_2, S_1, S_0$ , prenos  $C_{in}$ , vpis in predstavitev 16-bitnih binarnih števil  $A$  in  $B$  (število vpišemo s štirimi BCD znaki).
  - ALE enoto
  - na izhodu 16-bitno predstavitev izhoda  $Y$  s Hex Digit Displayem (prikaz števila s štirimi BCD znaki) in 4-izhode za zastavice  $N, Z, V, C$ , ki so rezultat aritmetičnim operacij.
8. Preverite delovanje vezja za vseh 8 operacij, podatke si izberite sami in zapišite rezultate v tabeli:

ALE op	A	B	Cin	Y	N	Z	V	C	Komentar

...

--	--	--	--	--	--	--	--	--	--

- ❑ Na učilnici oddajte:
  - Datoteko z realizacijo ALE v logisimu.
  - Poročilo: tekst naloge, tabele, rešitve, sliko vezja.